

„Wir verbinden Ihre Test-Inseln“



Dienstleistungen und Werkzeuge für die Fehlervermeidung und Fehleranalyse zur Kosten- und Zeitersparnis im Umfeld Hardware naher System- und IC-Tests

Warum sollten Sie mit uns zusammenarbeiten ?



Viconnis Test Technologie GmbH

- ✔ Spezialist für durchgängige Testarchitektur komplexer Hardware & Software
- ✔ 40 Jahre Erfahrung im Umfeld des Testens und Toolentwicklung in NXP

Ihr Nutzen – Heute!

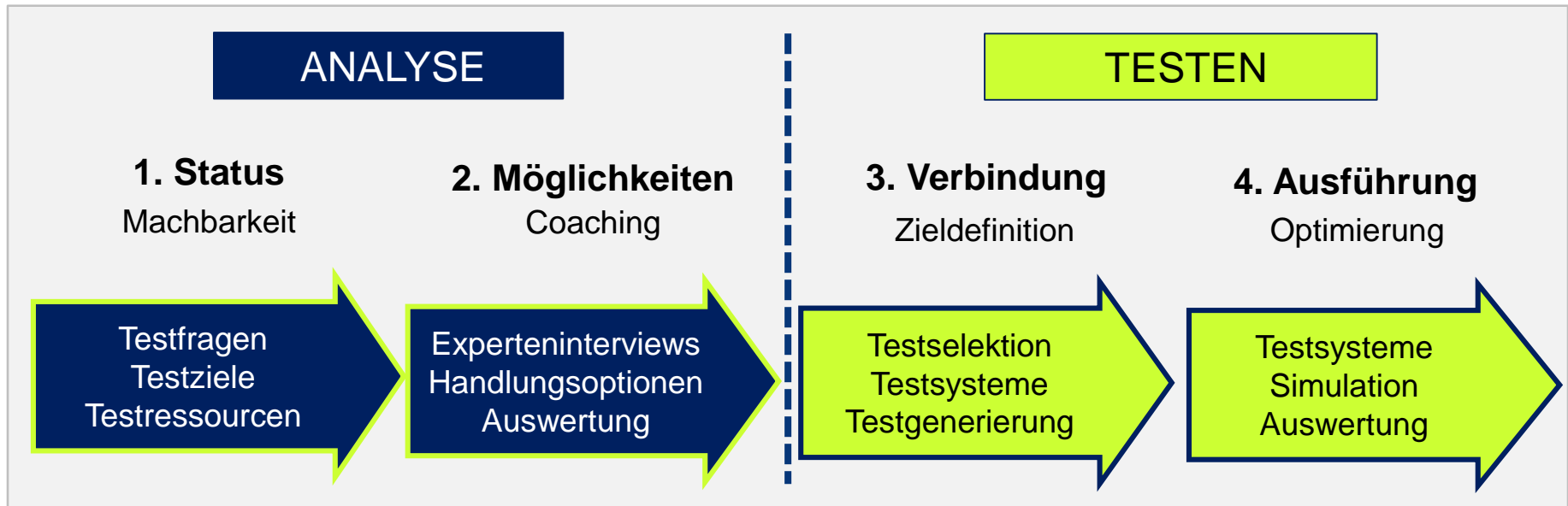
- ✔ Verbinden von Testinseln – Testen, Fachdisziplin und Standort übergreifend
- ✔ Machbarkeitsprüfung und Qualitätsoptimierung mit bestehenden Ressourcen
- ✔ Sichere Zielerreichung für verbesserte Zulassung / Freigabe durch Kunden
- ✔ Reduktion von Testzeit, Testkosten und Kundenretouren - Time to Market
- ✔ Risikominimierung durch frühe belastbare Testaussagen und Testnachweise



Wie arbeiten wir für Sie und mit Ihnen?

Eingangsszenarios, die wir bei unseren Kunden vorfinden:

- Diffuse, mehrdimensionale, fachübergreifende Fehlerbilder oder Auffälligkeiten
- Korrekte Einzelfunktionen oder Komponenten, aber Fehler im Endprodukt
- Widersprüchliche, fehlende oder unzuverlässige Testergebnisse / Testsysteme



Das Große verstehen – das Kleine zuverlässig machen !



Für individuelle Lösungen und konkrete Handlungsoptionen

Wir **arbeiten und verstehen uns als begleitender Lotse** bei dem Ihr Testprozess und Ihre IP unter Ihrer Kontrolle bleibt.

Wir **unterstützen Ihren Testprozess durch technisches Coaching** und durch unsere Produkte, basierend auf unserer mehr als 40-jährigen praktischen Testerfahrung.

Wir **übersetzen Ihre Testfragen für kritischen Testziele** zusammen mit Ihren Testexperten in relevante Einzeltests für die jeweiligen Testdomains.

Wir **vernetzen Ihr existierendes Test Know-how und relevantes Testequipment** und machen es für Ihre individuelle Testinfrastruktur durch intelligentes Testen nutzbar.

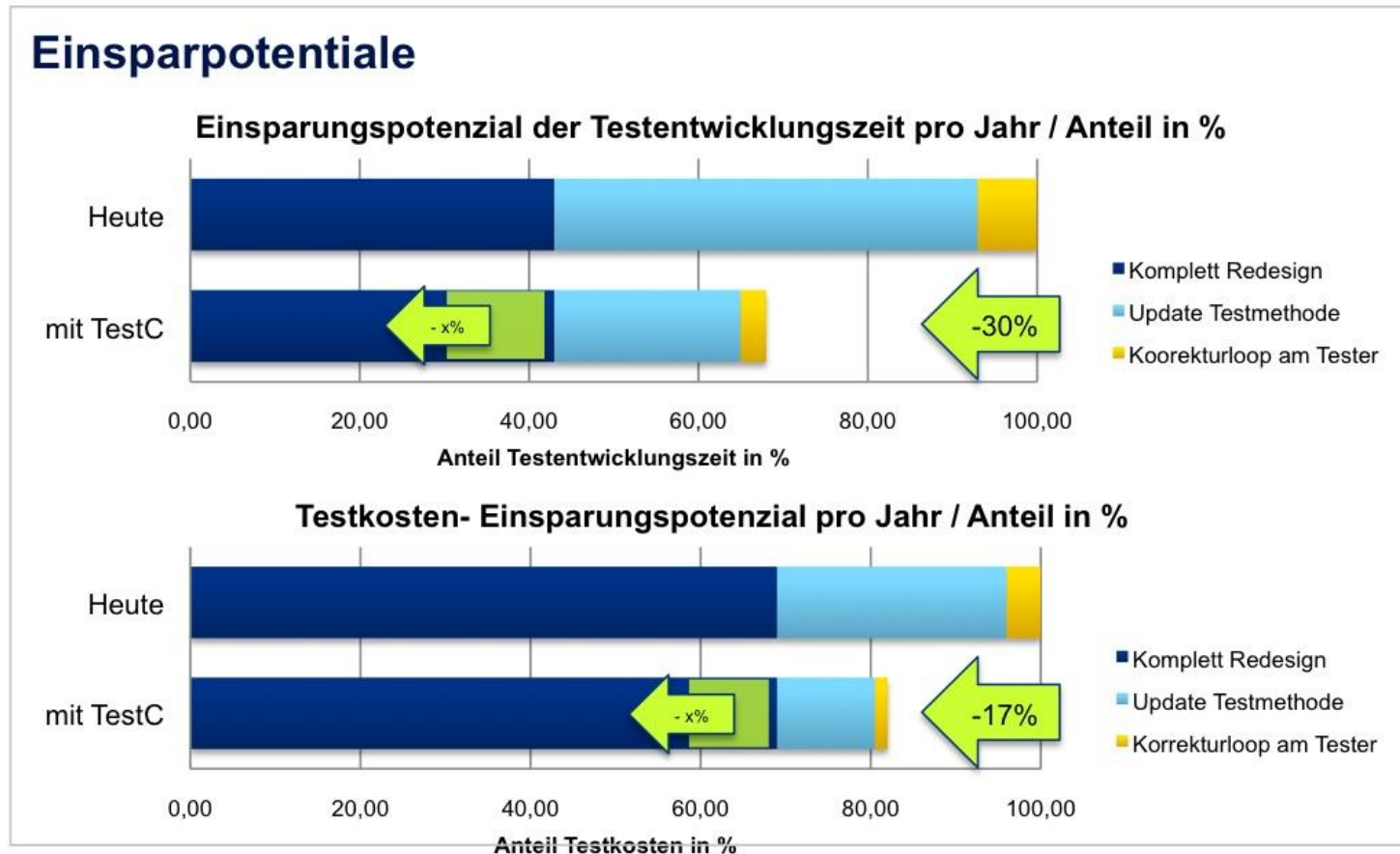
Wir **helfen bei der Fehlervermeidung in der Entwicklung** für frühzeitige, verlässliche und valide Testaussagen.

Wir **entwickeln mit Ihnen Teststrategien für die späte Fehleranalyse** zur Bestätigung der gelieferten Endkundenfunktionalität.

Ihre Experten und unsere Erfahrung für Ihren Nutzen !



Zeit- und Kostenersparnis durch vernetzte Testinfrastruktur



Optimierter Nutzen durch vernetzte Testinfrastruktur



Wirtschaftlich

- ✓ **Bis zu 60% Reduzierung von Wiederholungsschleifen** durch agile Testausführung
- ✓ **Bis zu 30% Entwicklungsbeschleunigung** durch übertragbare Testinhalte
- ✓ **Bis zu 20% Kostensenkung** durch wiederverwendbare Tests
- ✓ **Frühzeitige, datenbasierte Risikobewertung** durch intelligentes Testen

Technisch

- ✓ **Fehlervermeidung und tiefe Analyse** mittels validierter Einzeltests
- ✓ **Verlässliche Pass- und Fail-Aussagen** für kritische Kernfunktionen
- ✓ **Verbindung von Testrealität und Simulation** durch „Early Test Verification“
- ✓ **Maximale Nutzung bestehender Testinfrastruktur**, Experten und Equipment
- ✓ **Vernetzte strategische Testsicht** durch gemeinsame Testsprache und Modelle



Intelligentes Testen

Hardware nahe SW / HW Tests für die Entwicklung von IC, Board und System

VICONNIS - „Wir verbinden Ihre Test-Inseln“

Testinfrastruktur optimieren und Herausforderungen lösbar machen

Experten



Expertisen



Equipment

TestC[®] and Early Test Verification

Verlässliche Testaussagen und SWOT für Test Driven Development

Fehlervermeidung



Fehleranalyse

TestC[®] und Minitestsystem Raspberry Pi[®]

Testinhalte und Testkoordination für Low Cost bis hin zu High Performance

SW Driversysteme

Simulationssysteme*

Testsysteme

Labor Testsysteme

*) IEEE1666.1 SystemC.ams konform via COSIDE[®]



Testerfahrung nutzen und nutzbar machen

- ✔ Definition von Testfragen und strategischen Zielen
- ✔ Status der bestehenden Infrastruktur - Testobjekte, -Systeme und –Domains
- ✔ Experteninterviews zur Analyse von Auffälligkeiten und Fehlerbildern
- ✔ Identifikation von Fehlerquellen – Ergebnisse, Testsysteme und Tests
- ✔ Ermittlung von Optimierungspotential für Projekt- und Testmanager
- ✔ Ausarbeitung von Handlungsoptionen für Testingenieure und Designer

*) SWOT = Strengths (Stärken), Weaknesses (Schwächen), Opportunities (Chancen) und Threats (Gefahren)



Kernfunktionen der Testsoftware TestC[©]

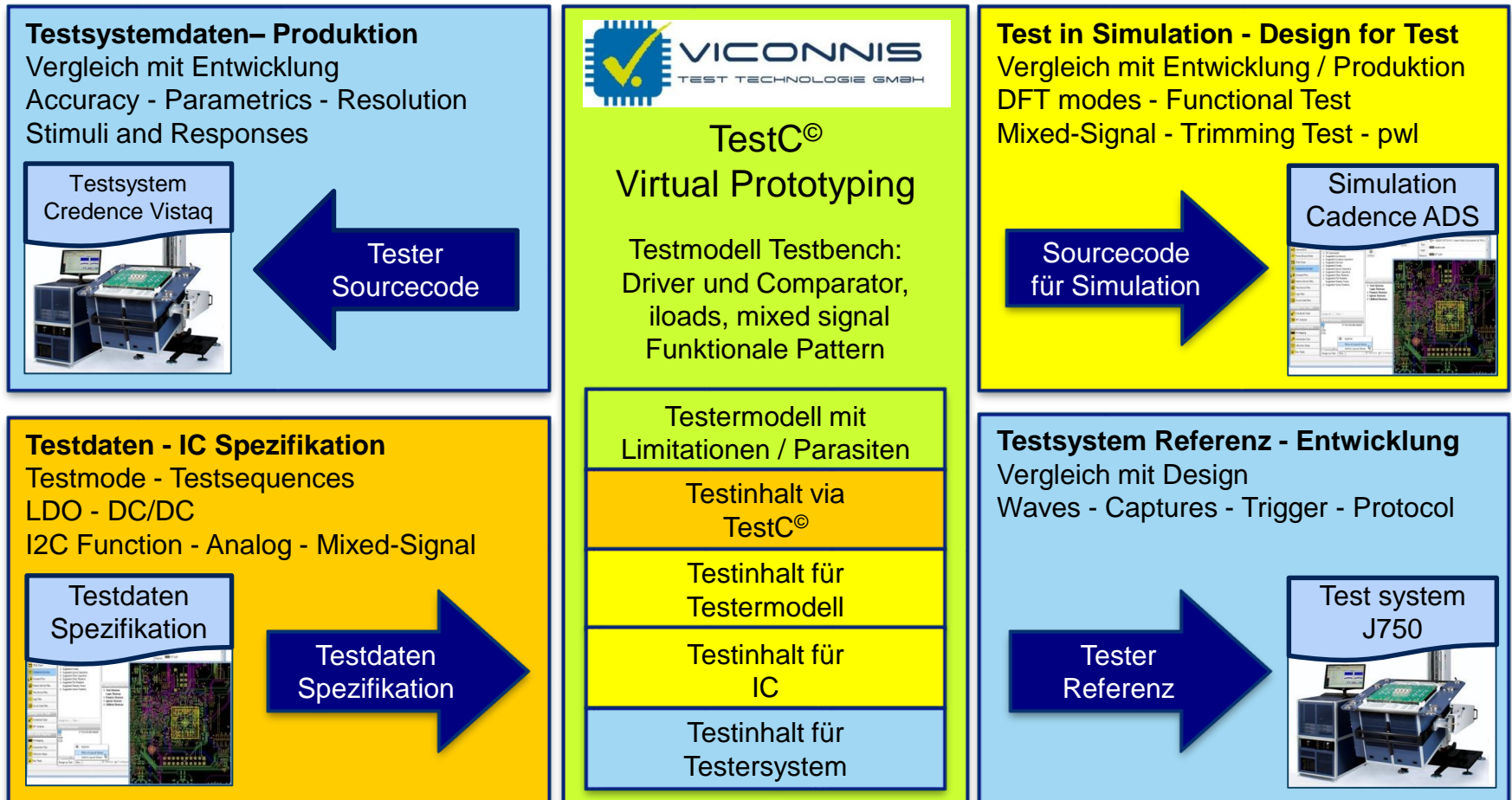
- ✔ Definition der Anforderungen aus Spezifikation, Test und Testsystemen
- ✔ Protokoll basierte, einmalig beschriebene und übertragbare Testinhalte
- ✔ Modellierung des realen Testerverhaltens mit Loadboard und IC-Funktion
- ✔ Generierung von Testoutputs für ATE, Labor, Produktions-Testsysteme
- ✔ Testmodellierung via COSIDE[®]* zur Prüfung in der Simulationsumgebung
- ✔ Überprüfung von Pass-/Fail-Hypothesen via Einzeltests für kritische Funktionen
- ✔ Vergleichstest in relevanten Testdomains z.B.: Simulation, ATE, Labortester

*) IEEE1666.1 SystemC.ams konform



Beispiel – IC Entwicklung mit TestC[©]

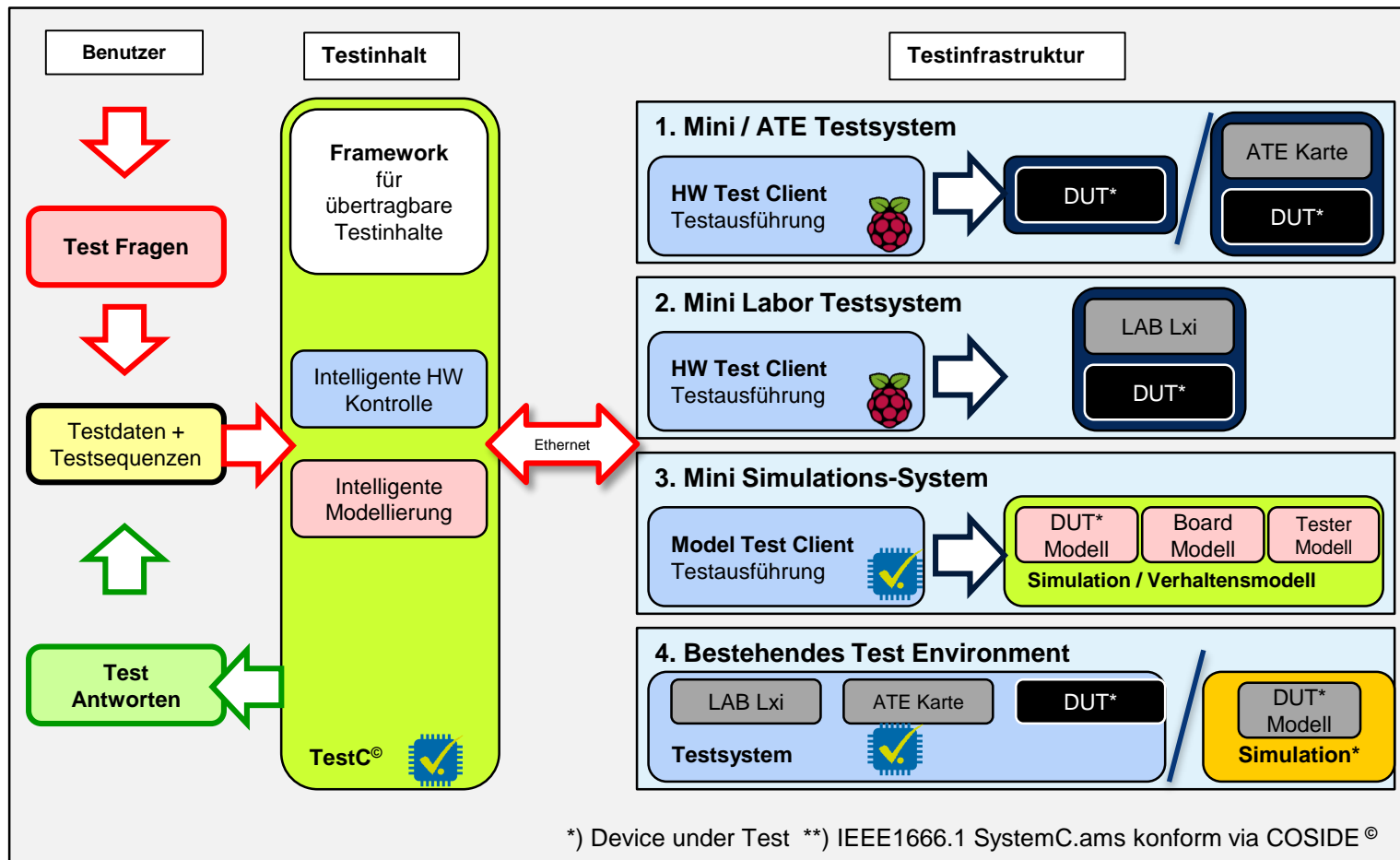
Analyse, Generierung, Simulation und Validierung



Beispiel – TestC[®] und Minitestsystem Raspberry PI[®]



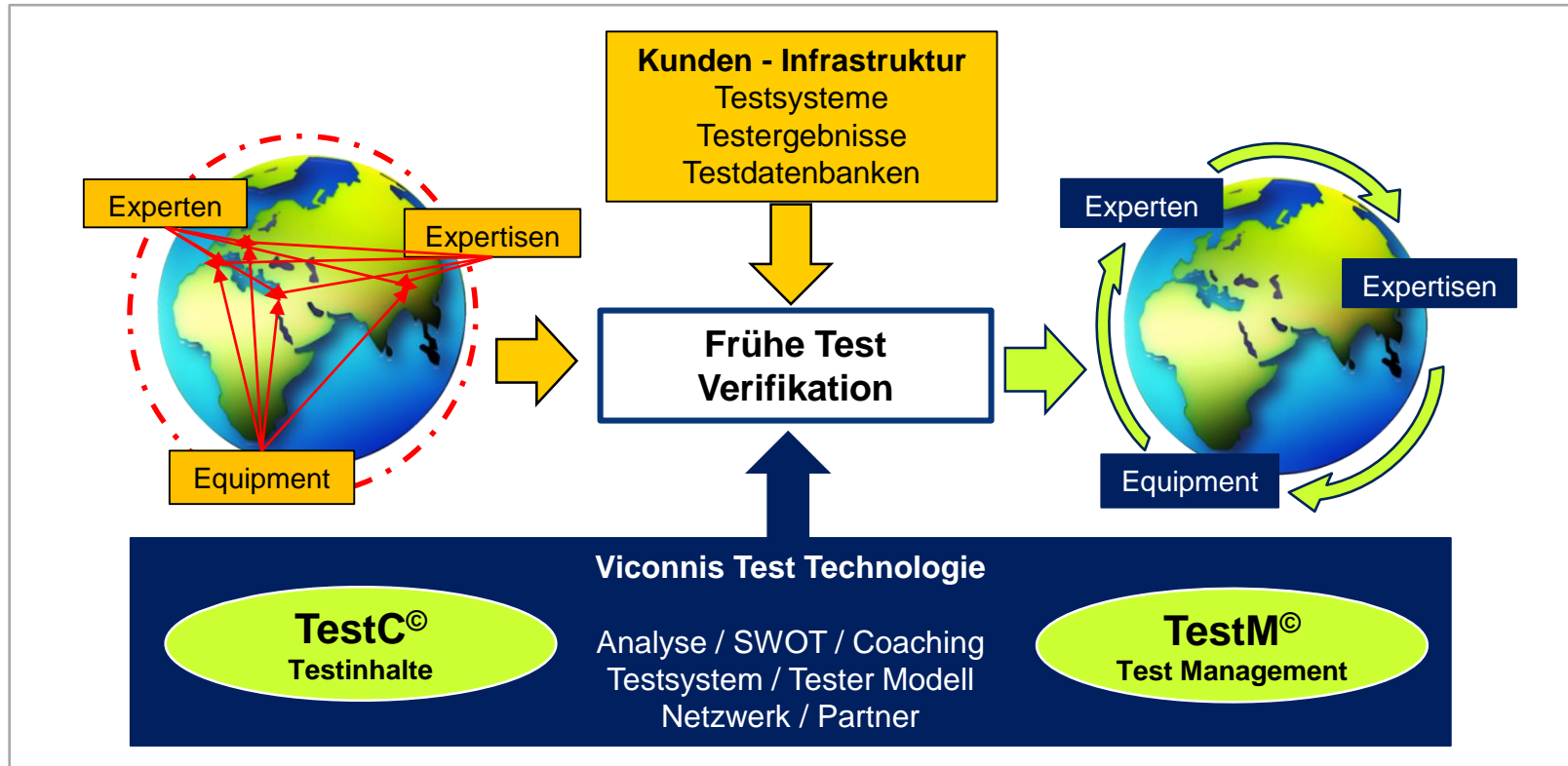
Flexible, skalierbare und mobile Testmöglichkeiten



Das Große verstehen – das Kleine zuverlässig machen



Frühe Design- und Testverifikation für das Hardwarenahe Testen von ICs



Das Große verstehen – das Kleine zuverlässig machen



Wir haben ein Kompetenznetzwerk mit starken Partnern



„Wir verbinden Ihre Test-Inseln“



Viconnis Test Technologie GmbH

Christoph-Probst-Weg 4 / D-20251 Hamburg

Telefon +49 40 822 969 49

www.viconnis.de / contact@viconnis.de